

P
A
T
T
E
R
N
G
E
N
E
R
A
T
O
R

0	●	●	●	●	●	●	●	●
1	●	●	●	●	●	●	●	●
2	●	●	●	●	●	●	●	●
3	●	●	●	●	●	●	●	●
4	●	●	●	●	●	●	●	●
5	●	●	●	●	●	●	●	●
6	●	●	●	●	●	●	●	●
7	●	●	●	●	●	●	●	●
8	●	●	●	●	●	●	●	●
9	●	●	●	●	●	●	●	●
A	●	●	●	●	●	●	●	●
B	●	●	●	●	●	●	●	●
C	●	●	●	●	●	●	●	●
D	●	●	●	●	●	●	●	●
E	●	●	●	●	●	●	●	●
F	●	●	●	●	●	●	●	●

1
GND

A	B	C	D	EN
D0	D1	D2	D3	
D4	D5	D6	D7	

A0	B0	S0
A1	B1	S1
A2	B2	S2
A3	B3	S3
ADDER		
CI	OPCODE	C0
1	2	3

A0	B0	S0
A1	B1	S1
A2	B2	S2
A3	B3	S3
ADDER		
CI	OPCODE	C0
1	2	3

A0	B0	S0
A1	B1	S1
A2	B2	S2
A3	B3	S3
ADDER		
CI	OPCODE	C0
1	2	3

A0	B0	S0
A1	B1	S1
A2	B2	S2
A3	B3	S3
ADDER		
CI	OPCODE	C0
1	2	3

D0	Q0
D1	Q1
D2	Q2
D3	Q3
CLK	RST

D0	Q0
D1	Q1
D2	Q2
D3	Q3
CLK	RST

D0	Q0
D1	Q1
D2	Q2
D3	Q3
CLK	RST

D0	Q0
D1	Q1
D2	Q2
D3	Q3
CLK	RST

A
B
AND
OR
XOR

A
B
AND
OR
XOR

A
B
E
Y0
Y1
Y2
Y3

A
B
E
Y0
Y1
Y2
Y3

STRB	D	OUT
A	C	
D0	D4	
D1	D5	
D2	D6	
D3	D7	

STRB	D	OUT
A	C	
D0	D4	
D1	D5	
D2	D6	
D3	D7	

A0	RD
A1	WD
A2	CS
A3	D0
A4	D1
A5	D2
A6	D3
A7	D4
A8	D5
A9	D6
A10	D7

A0	RD
A1	WD
A2	CS
A3	D0
A4	D1
A5	D2
A6	D3
A7	D4
A8	D5
A9	D6
A10	D7

RS232

POWER

M
E
M
O
R
Y
M
O
D
U
L
E